

# DJ3113

## EL 背光驅動和延遲 IC

---

### ◆ 特性

1. CMOS 製程，高性能和高穩定性
2. 低消耗功率
3. 1.5V or 3V 直流電壓工作
4. 具延遲之功能
5. 外置零件最少化
6. 只需邦定 5 條線

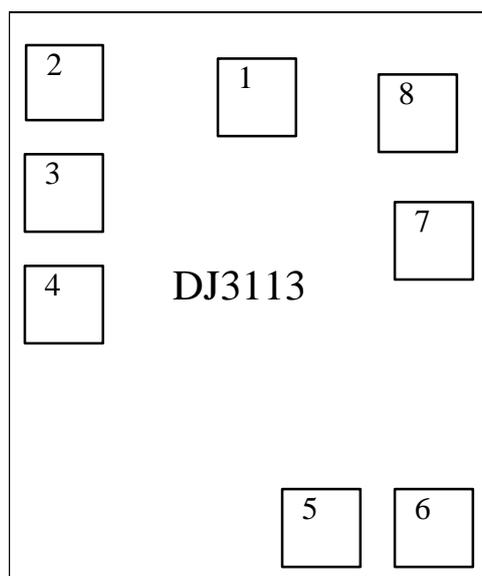
### ◆ 說明

DJ3113 是為驅動 EL 在產品之背光而設計的，工作電壓為 1.5V or 3V，使用單一抗流器、1 個二極體和 2 個電晶體。DJ3113 提供 1 觸發輸入腳，內建延遲時間約 3 秒。

### 絕對額定值

參數	符號	最小值	最大值	單位
供應電壓	VDD	-0.3	5	V
輸入/輸出 電壓	$V_i, V_o$	VSS-0.3	VDD+0.3	V
儲存溫度	Tstg	-40	125	°C
工作溫度	Top	0	70	°C

## 腳位之分配和位置



腳位	名稱	X (um)	Y (um)
1	SWT	310.75	725.8
2	VDD	90	750
3	TRG	90	600
4	OSCO	90	450
5	OSCI	359	90
6	TEST	510	90
7	VSS	493.95	527.5
8	DCH	503.95	710

\* 晶粒尺寸: 600 um \* 840 um

\* 底座需接 VDD 或浮接

## 腳位描述

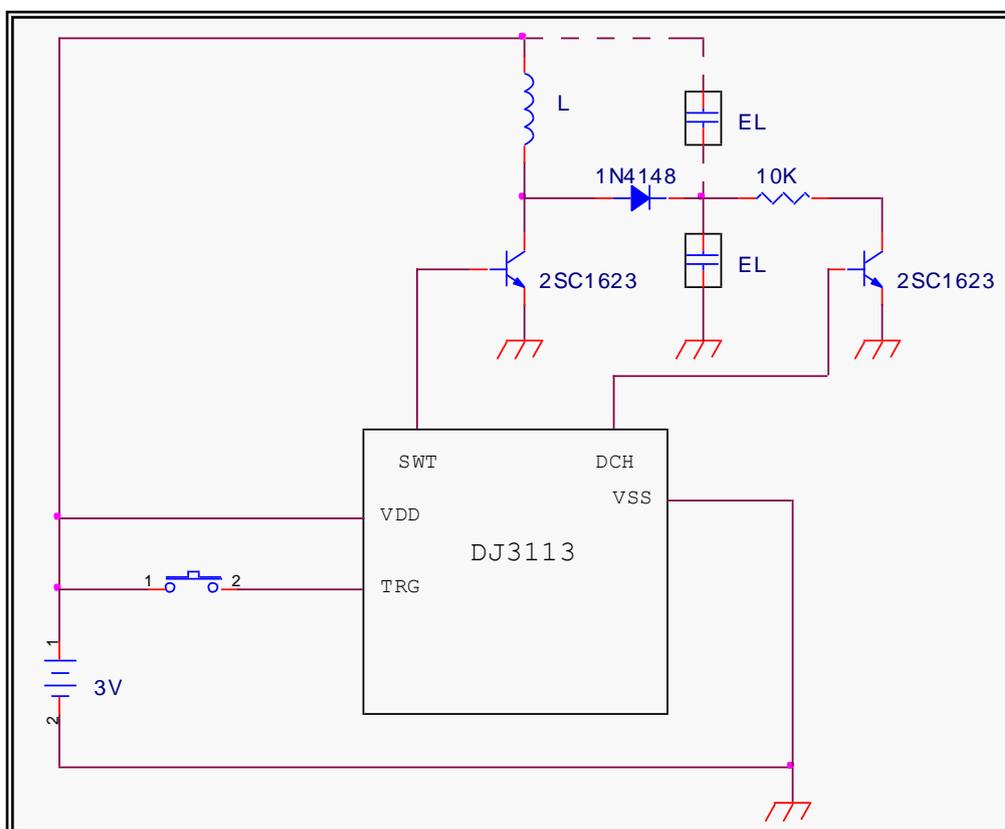
腳位	名稱	輸入/出	描述
1	SWT	O	輸出腳位
2	VDD	Power	正電源輸入
3	TRG	I	正觸發輸入
4	OSCO	O	振盪輸出腳位
5	OSCI	I	振盪輸入腳位
6	TEST	I/O	測試腳位
7	VSS	Power	負電源輸入
8	DCH	O	輸出腳位

直流電器特性 (VDD=3V, VSS=0V)

參數	符號	測試條件	最小值	中心值	最大值	單位
工作電壓	VDD		1.2	3	4.5	V
靜態電流	Istb	VDD=3V		0.1	1	uA
輸出電流	Ioh	SWT, Voh=0.8V DCH, Voh=0.8V		2.6 1.7		mA
輸出電流	Iol	SWT, Vol=3V DCH, Vol=3V		43 3.2		mA
振盪頻率	fosc	Build-in, VDD=3V		124		KHz
EL 頻率 DJ3113S	felosc	Build-in, VDD=3V		620		Hz
EL 頻率 DJ3113L	felosc	Build-in, VDD=3V		500		Hz
輸入高位準	Vih	VDD=3V	2.1			V
輸入低位準	Vil	VDD=3V			0.9	V

建議應用線路 1

參考資料(EL=5cm <sup>2</sup> )			
L	線圈型式	電流消耗	輸出電壓
2.2mH/13 ohm	DIP	12mA	140Vpp

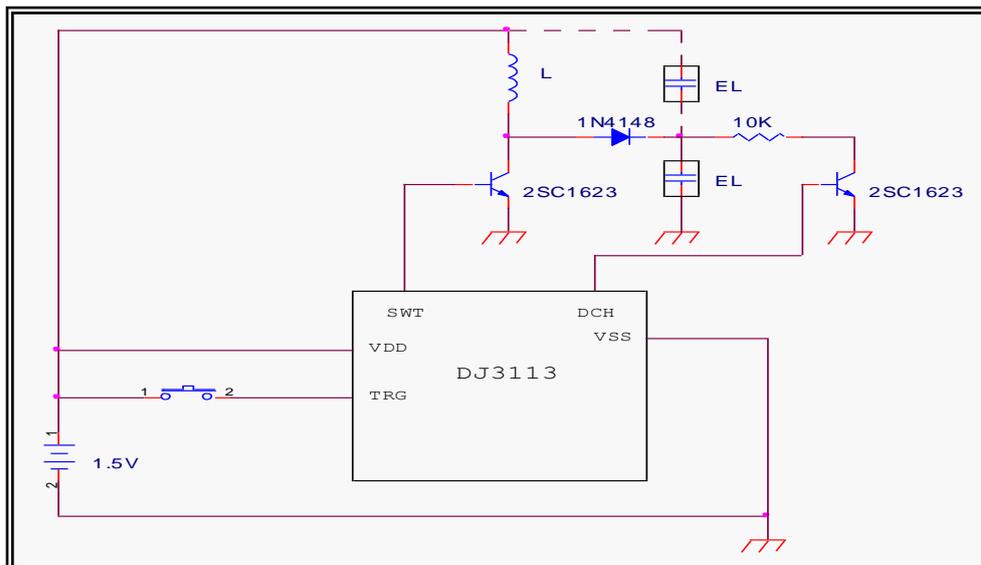


直流電器特性 (VDD=1.5V, VSS=0V)

參數	符號	測試條件	最小值	中心值	最大值	單位
工作電壓	VDD		1.2	1.5	3	V
靜態電流	Istb	VDD=1.5V		0.1	1	uA
輸出電流	Ioh	SWT, Voh=0.7V DCH, Voh=0.7V		0.4		mA
輸出電流	Iol	SWT, Vol=1.5V DCH, Vol=1.5V		8		mA
振盪頻率	fosc	Build-in VDD=1.5V		150		KHz
EL 頻率 DJ3113S	felosc	Build-in VDD=1.5V		750		Hz
EL 頻率 DJ3113L	felosc	Build-in VDD=1.5V		600		Hz
輸入高位準	Vih	VDD=1.5V	0.9			V
輸入低位準	Vil	VDD=1.5V			0.5	V

建議應用線路 3

參考資料(EL=5cm <sup>2</sup> )			
L	線圈型式	電流消耗	輸出電壓
1mH/9 ohm	DIP	8mA	110Vpp
1mH/25ohm	SMD	7mA(EL=1.5nF)	70Vpp



訂購資訊

DJ3113L	工作電流較大，適用於較低工作電壓
DJ3113S	工作電流較小，適用於較高工作電壓